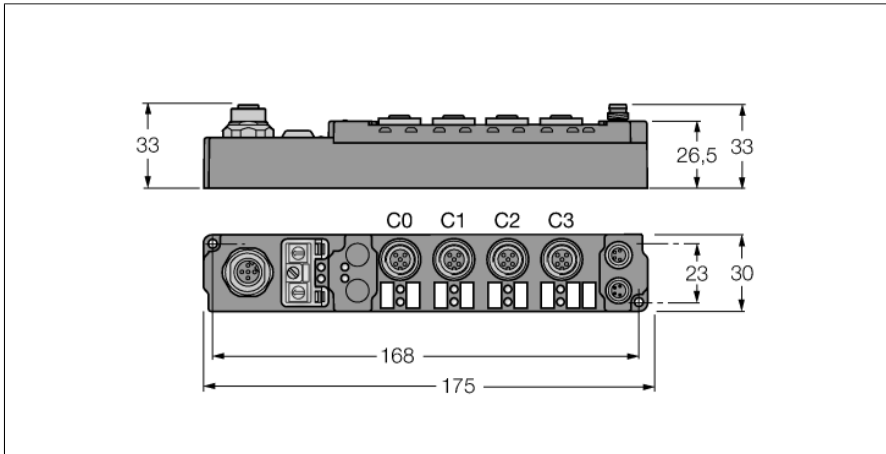


# piconet Stand-alone-Modul für PROFIBUS-DP

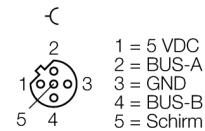
## 4 analoge Eingänge $\pm 10$ V

### SDPB-40A-0005

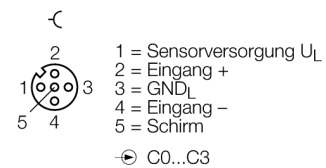


- 4 analoge Eingänge  $\pm 10$  V
- Konfigurationsschnittstelle
- Parametrierbare Funktionen
- Unterstützt via I/O-ASSISTANT 2
- Direkter Feldbus Anschluss
- Glasfaserverstärktes Gehäuse
- Schock- und Schwingungsgeprüft
- Vergossene Modulelektronik
- Metallsteckverbinder
- Schutzart IP67

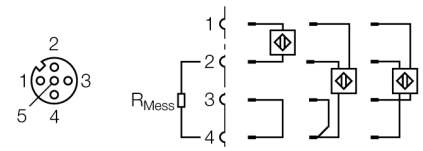
#### Feldbus M12 x 1



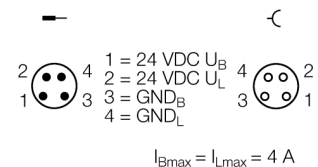
#### Eingang M12 x 1



#### Anschlussvariante - Eingänge



#### Spannungsversorgung M8 x 1



Typ	SDPB-40A-0005
Ident-No.	6824051
Anzahl der Kanäle	4
Betriebs-/Lastspannung	20...29 VDC
Betriebsstrom	$\leq 140$ mA
Übertragungsrate Feldbus	9.6 Kbit/s...12 Mbit/s
Adressierung Feldbus	0 bis 99
Serviceschnittstelle	Parametrierung via I/O-ASSISTANT
Potenzialtrennung	Feldbus zur Betriebsspannung
Kanalanzahl	4 analoge Eingänge $\pm 10$ V
Eingangswiderstand	$> 100$ k $\Omega$
Potenzialtrennung	Kanäle zur Betriebsspannung
Gleichtaktspannung	max. 35 V
Messstrom	0,5 mA
Wandlungszeit	250 ms
Relativer Messfehler	$< \pm 0,3$ % vom MBE
Eingangsfilter	variabel
Sensorversorgung	aus Lastspannung
Abmessungen (B x L x H)	30 x 175 x 26.5 mm
Schwingungsprüfung	gemäß EN 60068-2-6
Schockprüfung	gemäß EN 60068-2-27
Elektromagnetische Verträglichkeit	gemäß EN 61000-6-2/EN 61000-6-4
Schutzart	IP67
Zulassungen	CE, cULus

## Daten im Prozessabbild

Gültig bei Einstellung "Motorola-Format"

SBn: Status-Byte Kanal n  
 CBn: Control-Byte Kanal n  
 Chn D0: Kanal n, niederwertiges Datenbyte  
 Chn D1: Kanal n, höherwertiges Datenbyte

Bedingungen	Adresse	Eingangsdaten		Ausgangsdaten	
	Wort	High-Byte	Low-Byte	High-Byte	Low-Byte
<b>Kompaktes Mapping:</b> Beginnend mit Ch0 D1 in "Low-Byte" Wort 0 folgen alle weiteren Bytes ansatzlos. Es werden nur die Nutz- daten gemappt (in Tabelle grau hinterlegt). <b>Komplexes Mapping:</b> Daten werden mit Control- und Statusbyte gemappt.	<b>0</b>	Ch0 D1	SB0	Ch0 D1	CB0
	<b>1</b>	SB1	Ch0 D0	CB1	Ch0 D0
	<b>2</b>	Ch1 D0	Ch1 D1	Ch1 D0	Ch1 D1
	<b>3</b>	Ch2 D1	SB2	Ch2 D1	CB2
	<b>4</b>	SB3	Ch2 D0	CB3	Ch2 D0
	<b>5</b>	Ch3 D0	Ch3 D1	Ch3 D0	Ch3 D1